直接電力制御法に基づくマトリックスコンバータの 過渡応答と不平衡電源における運転特性

中富 奏明 佐野 甲治* 野口 季彦(長岡技術科学大学)

Direct-Power Control Based Matrix Converter and Its Operation Characteristics under Unbalanced Power Source and Transient Response Somei Nakatomi, Kohji Sano*, and Toshihiko Noguchi (Nagaoka University of Technology)

This paper describes a novel control strategy of a matrix converter, which features direct instantaneous active- and reactive-power control of the converter. A theoretical aspect of the strategy is discussed, and some computer simulation results are presented to confirm the basic controllability of the technique. In addition, several operation characteristics are examined through experimental tests, using a 1.5-kW prototype. The maximum efficiency and the total input power factor of the prototype were 95.4 % and 99.9 % at 1.5-kW load with 30-Hz output frequency, respectively. The total harmonic distortion at the rated load was 5.9 %. Moreover, this paper discusses operation characteristics under unbalanced power source condition. These results as well as high-speed responses of the power prove feasibility and effectiveness of the proposed strategy.

キーワード:マトリックコンバータ, 仮想 AC/DC/AC 電力変換, 直接電力制御法, 不平衡電源, 過渡応答 (matrix converter, virtual AC/DC/AC power conversion, direct power control, unbalanced power source, transient response)

1. はじめに

一般的に電力システム, 産業応用, 輸送などの分野にお いて AC/DC/AC 電力変換システムは幅広く使用されてい る。通常の整流器とインバータによる AC/DC/AC 電力変換 システムでは、直流バスに大きな電解コンデンサや直流リ アクトル等のエネルギー蓄積要素が必要とされ、システム の小型化、長寿命化の大きな妨げとなっている。また、電 力変換が2段構成となるため、総合的な変換効率を95%以 上に高めることは非常に困難である。そこで、近年直流バ スを必要としない、直接 AC/AC 電力変換器であるマトリッ クスコンバータの研究が盛んに行われている。マトリック スコンバータの問題点は入出力電流を同時に制御すること から制御アルゴリズムが複雑となること、エネルギー蓄積 要素がないため不平衡電源時において出力電圧が歪むこと などが挙げられる。そこで、本稿では従来のアルゴリズム を踏襲したまま入出力を独立に制御することができる仮想 AC/DC/AC 電力変換方式を採用する⁽¹⁾⁻⁽³⁾。

一方,筆者らはこれまで,瞬時電力に着目した直接電力制御法を電圧形や電流形 PWM 整流器に適用し,その有効性を実験的に確認してきた。直接電力制御法は瞬時電力を高速にリレー制御することから,直流バスのエネルギー蓄積

要素を極小化することができる。また、不平衡電源においても所望の出力を制御できることが確認されている⁽⁴⁾。

本稿では、マトリックスコンバータにこの直接電力制御法を適用した場合の制御原理とシステム構成を示す。次に、計算機シミュレーションにより基本的な運転特性の検証を行い、マトリックスコンバータに直接電力制御法を適用した場合の妥当性を見極める。さらに、実験システムを構築して実験検証を行い、本方式の有効性と問題点を検証する。

2. 制御原理

〈2・1〉 スイッチングパターンの合成 図 1 にマトリックスコンバータを示す。入力電圧 v_a , v_b , v_c と出力電圧 v_u , v_v , v_w とする。次に,三相 PWM 整流器/インバータからなる AC/DC/AC 電力変換システムを図 2 に示す。電源中性点電位を基準として,整流器正側出力電圧を v_{dep} ,整流器負側出力電圧を v_{den} とする。図 1 のマトリックスコンバータと図 2 の AC/DC/AC 電力変換システムにおいて同一の出力電圧,入力電流を得るためには,(1)式が成立すればよい。

$$\begin{bmatrix} S_{au} & S_{bu} & S_{cu} \\ S_{av} & S_{bv} & S_{cv} \\ S_{au} & S_{bw} & S_{cw} \end{bmatrix} = \begin{bmatrix} S_{up} & S_{un} \\ S_{vp} & S_{vn} \\ S_{wp} & S_{wn} \end{bmatrix} \begin{bmatrix} S_{ap} & S_{bp} & S_{cp} \\ S_{an} & S_{bn} & S_{cn} \end{bmatrix} \dots (1)$$

ここで、各スイッチング関数は 1 か 0 の値をとり、それぞれ、双方向スイッチの ON、OFF に対応する。ただし、図 1 のマトリックスコンバータでは、電源短絡および、負荷のインダクタンス成分を考慮して負荷端の開放が発生しないようスイッチングする必要がある。したがって、図 2 の AC/DC/AC 電力変換システムにおいて、入力側は電流形電力変換器、出力側は電圧形電力変換器と同様の制約条件が課せられる。この制約条件を考慮すると、マトリックスコンバータは入力側に電流形 PWM 整流器、出力側に電圧形PWM インバータをもつ仮想 AC/DC/AC 電力変換システムと捉えることができる。よって、図 2 で整流器側のスイッチングパターンとインバータ側のスイッチングパターンをそれぞれ独立した制御の結果として求め、(1)に基づいてそれらを合成することにより、マトリックスコンバータのスイッチングパターンを得ることができる(1)-(3)。

図3に仮想 AC/DC/AC 電力変換システムによるマトリックスコンバータの制御ブロック図を示す。本論文では仮想電流形 PWM 整流器の制御に直接電力制御法を, 仮想電圧形 PWM インバータの制御に電流フィードバックによる電流制御を適用する。

〈2・2〉 仮想電流形 PWM 整流器の制御 仮想電流形 PWM 整流器の制御には、高速な電力制御が可能な直接電力制御法を適用する⁽⁴⁾。図 4 に直接電力制御法を用いた電流形 PWM 整流器の制御ブロック図を示す。電源相電圧と電流に三相一二相絶対変換を施し、 v_{α} 、 v_{β} および i_{α} 、 i_{β} を得る。これらの値を用いて、(6)より仮想電流形 PWM 整流器の入力側における瞬時有効電力Pと瞬時無効電力Qを算出する。

$$\begin{bmatrix} P \\ Q \end{bmatrix} = \begin{bmatrix} v_{\alpha} & v_{\beta} \\ v_{\beta} & -v_{\alpha} \end{bmatrix} \begin{bmatrix} i_{\alpha} \\ i_{\beta} \end{bmatrix} \dots (2)$$

瞬時有効電力指令値 P^* は(3)で表され,後述する仮想電圧 形 PWM インバータ制御系から算出された負荷電力 P_L と規格化した仮想直流バス電圧の積より得る。瞬時無効電力指 令値 Q^* は所望の入力力率に応じて外部から直接与え,総合入力力率 1 制御を行う場合は Q^* = 0 とする。各瞬時電力の偏差 ΔP , ΔQ はヒステリシス要素で二値化し量子化信号 S_p , S_q とする。また,電源電圧位相も 6 つの領域 Θ_n に量子化して検出する。 S_p , S_q および Θ_n の組み合わせに応じて PWM コンバータのスイッチングモード S_a , S_b , S_c をスイッチングテーブルで直接決定することにより, P^* と Q^* に追従するように各瞬時電力のリレー制御を行う。

$$P^* = P_L \cdot \max \left\{ \begin{bmatrix} 1 & -1 & 0 \\ 0 & 1 & -1 \\ -1 & 0 & 1 \end{bmatrix} \begin{vmatrix} \cos \omega t \\ \cos(\omega t - 2\pi/3) \\ \cos(\omega t - 4\pi/3) \end{bmatrix} \right\} \dots (3)$$

スイッチングテーブルを構成する上で重要な要素は各スイッチングモードに対する瞬時有効,無効電力の時間的変化率 dP/dt, dQ/dtの極性である。そこで,(4), (5)により各電源電圧位相領域 Θ , における各スイッチングモードに対応

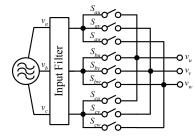


図1 マトリックスコンバータ

Fig. 1. Matrix converter.

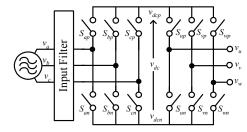


図 2 AC/DC/AC 電力変換システム

Fig. 2. AC/DC/AC power conversion system.

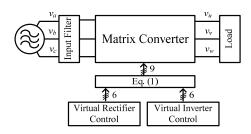


図3 仮想 AC/DC/AC 電力変換システムによる マトリックスコンバータの制御ブロック図

Fig. 3. Block diagram of matrix converter controller based on virtual AC/DC/AC power conversion system.

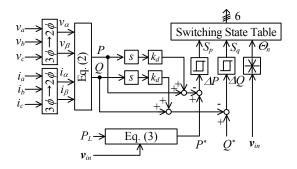


図4 直接電力制御法を用いた 仮想電流形 PWM 整流器の制御ブロック図 Fig. 4. Block diagram of virtual current-source PWM rectifier based on direct power control.

した dP/dt , dQ/dt を算出する。

$$\frac{dP}{dt} = \frac{I_{rms}}{C_f} \left[-3I_{rms} + \sqrt{2}I_{dc} \left\{ (S_u - \frac{S_v}{2} - \frac{S_w}{2})\cos\theta + \frac{\sqrt{3}}{2} (S_v - S_w)\sin\theta \right\} \right] \qquad(4)$$

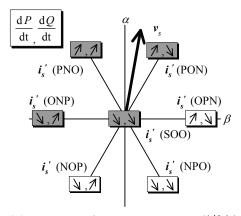


図 5 Θ_1 における $\mathrm{d}P/\mathrm{d}t$, $\mathrm{d}Q/\mathrm{d}t$ の計算例

Fig. 5. Calculation result of dP/dt and dQ/dt in Θ_1 .

表1 最適スイッチングテーブル

Table 1. Optimum switching state table.

| S_p | S_q | $\Theta_{_{\! 1}}$ | $\Theta_{\!_{2}}$ | Θ_{3} | $\Theta_{\!\scriptscriptstyle 4}$ | $\Theta_{\scriptscriptstyle{5}}$ | $\Theta_{\!_{6}}$ |
|-------|-------|--------------------|-------------------|--------------|-----------------------------------|----------------------------------|-------------------|
| 1 | 0 | PON | OPN | NPO | NOP | ONP | PNO |
| 1 | 1 | PNO | PON | OPN | NPO | NOP | ONP |
| 0 | 0 | SOO | OOS | OSO | SOO | OOS | OSO |
| 0 | 1 | ONP | PNO | PON | OPN | NPO | NOP |

$$\frac{dQ}{dt} = \frac{\sqrt{2}I_{rms}I_{DC}}{C_f} \left\{ -\frac{\sqrt{3}}{2}(S_v - S_w)\cos\theta + (S_u - \frac{S_v}{2} - \frac{S_w}{2})\sin\theta \right\} \dots (5)$$

図 5 に領域 Θ_1 における計算結果の例を示す。このような計算結果より瞬時電力制御の操作量として最適なスイッチングモードを決定する。表 1 に以上の手続きに基づいて構成された最適スイッチングテーブルを示す。なお、表内に示された各スイッチングモードは以下のように定義する。

P:
$$S_{ap}$$
, S_{bp} , $S_{cp} = 1$ かつ S_{an} , S_{bn} , $S_{cn} = 1$
O: S_{ap} , S_{bp} , $S_{cp} = 0$ かつ S_{an} , S_{bn} , $S_{cn} = 0$
S: $S_{ap} = S_{an} = 1$ または $S_{bp} = S_{bn} = 1$ または $S_{cp} = S_{cn} = 1$
N: S_{ap} , S_{bp} , $S_{cp} = 0$ かつ S_{an} , S_{bn} , $S_{cn} = 1$

また、電流形 PWM 整流器の入力には LC フィルタが設置 されるため、入力電流に共振周波数成分が生じる問題がある。そこで、共振を抑制するために各瞬時電力のフィード バックに微分補償を施す⁽⁴⁾⁻⁽⁷⁾。この補償は、交流電源と仮想電流形 PWM 整流器の直流バス間の伝達関数にダンピング要素を加えることに相当する。

〈2·3〉仮想電圧形 PWM インバータの制御 前述のように仮想電圧形 PWM インバータの制御には、電流フィードバックによる電流制御を適用する。図 6 に仮想電圧形 PWM インバータの制御ブロック図を示す。出力電流 i_u , i_v , i_w とその指令値 i_u^* , i_v^* , i_w^* の偏差を比例 (P) 制御器に入力し、インバータ出力電圧指令値 v_u^* , v_v^* , v_w^* を得る。ここで、PWM に使用するキャリアはゼロ電圧ベクトルを出力し

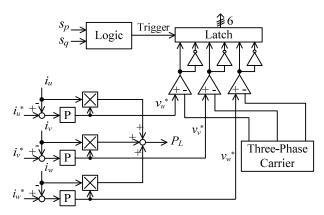


図 6 仮想電圧形 PWM インバータの制御ブロック図 Fig. 6. Block diagram of current controlled virtual voltage-source PWM inverter.

ない三相三角波キャリアとする。これは、仮想電圧形 PWM インバータがゼロ電圧ベクトルを出力している期間、負荷電流が仮想インバータの三相出力間で還流するため仮想直流バス電流がゼロとなり、入力電流に歪みを生じさせるためである。

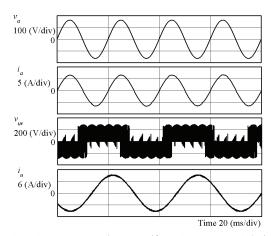
一方,仮想電流形 PWM 整流器がゼロ電流ベクトルを出力している期間は直流バスを短絡する状態が発生し,仮想直流バス電圧がゼロとなって仮想電圧形 PWM インバータの出力を乱す。この仮想電圧形 PWM インバータ出力の乱れを抑制するために量子化信号 S_p , S_q を用いて,両者が 0 の場合は 0, それ以外は 1 を出力するトリガ信号を生成する。このトリガ信号が 0 の場合はインバータのスイッチングを保持し,1 の場合は通常のスイッチングを行う。

なお、前述の仮想電流形 PWM 整流器の制御に必要な負荷電力 P_L は、仮想電圧形 PWM インバータの操作量と制御量を用いて (6)で算出する。

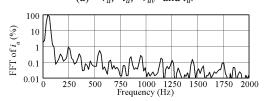
$$P_L = v_u \dot{i}_u + v_v \dot{i}_v + v_w \dot{i}_w + v_w \dot{i}_w \tag{6}$$

3. 計算機シミュレーションによる検証

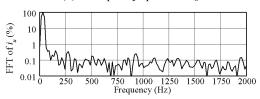
提案する制御法の基本的な運転特性を確認するため、計算機シミュレーションによる検証を行った。表 2 にシミュレーションに用いた主回路定数を示す。出力電流の周波数指令値を 30 Hz とし、負荷電力 1.5 kW における電源電圧、入力電流、出力線間電圧および出力電流のシミュレーション結果を図7に示す。(a)はそれらの波形、(b)、(c)は入力電流と出力電流の FFT 解析結果を示す。無効電力が0 var に制御されているため、結果的に電源電圧と入力電流が同相になり入力力率1 制御が達成されている。一方、出力電流は指令値どおりの周波数で正弦波状に制御されていることが確認できる。また、入力電流、出力電流の周波数スペクトルについては、ともに低次の高調波成分がほぼ1%以下となっており、直接電力制御法を適用したマトリックスコンバータが良好な制御性をもつとともに、低歪な波形形成を実現できることがわかる。



(a) 電源電圧,入力電流,出力線間電圧,出力電流波形 (a) v_a , i_a , v_{uv} and i_u .



- (b) 入力電流の周波数スペクトル
 - (b) Frequency spectra of i_a .



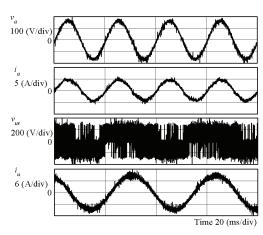
- (c) 出力電流の周波数スペクトル
 - (c) Frequency spectra of i_u .

図 7 30 Hz 出力におけるシミュレーション結果 Fig. 7. Simulation result at 30-Hz output current.

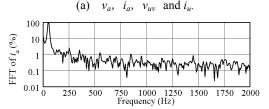
4. 実験結果

〈4・1〉 基本的な運転特性 実験に使用した試作機の電気的特性はシミュレーションと同一である。出力電流の周波数指令値を 30 Hz とし、負荷 1.5 kW における実験結果を図 8 に示す。無効電力を 0 var に制御することにより入力力率 1 制御を達成し、シミュレーションと同様の結果を得た。また、出力電流波形については指令値どおりに周波数一定の正弦波出力を達成し、歪みの少ない波形となった。しかし、入力電流の周波数スペクトルはシミュレーションと比較すると多くの高周波成分を含んでいる。

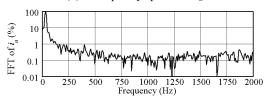
出力電流を30 Hz, 100Hz に制御した場合の総合入力力率を図9, 総合効率を図10, 入力電流の全高調波歪率(第20次まで)を図11に示す。負荷1.5 kW において, 出力電流周波数を30 Hz としたとき, 最大総合入力力率99.9 %, 最大総合効率95.4%を確認した。また, 出力電流周波数を100 Hz としたときは, 最大総合入力力率99.8 %, 最大総合効率95.4%を達成した。これらの特性は出力電流の周波数を他の値に変化させても, ほぼ同様の結果となった。一方, 入力



(a) 電源電圧,入力電流,出力線間電圧,出力電流波形



- (b) 入力電流の周波数スペクトル
 - (b) Frequency spectra of i_a .



- (c) 出力電流の周波数スペクトル
 - (c) Frequency spectra of i_u .

図8 30 Hz 出力における実験結果

Fig. 8. Experimental result at 30-Hz output current.

表 2 主回路の電気的特性 Table 2. Electric parameters of power circuit.

| Power-source voltage | 200 V , 50 Hz |
|--------------------------------|------------------------|
| Input filter inductance L_f | 2.7 mH |
| Input filter capacitance C_f | 20 μF |
| Load | 12.5 Ω , 3.7 mH |
| Reactive power command | 0 var |

電流の全高調波歪率は負荷1.5kWにおいて5.9%まで低減されるが、軽負荷領域では悪化するため、今後、波形改善の方策を講ずる必要がある。

 $\langle 4\cdot 2 \rangle$ 不平衡電源における運転特性 線間電圧 v_{ab} =200 V, v_{bc} =187 V, v_{ca} =173 V の不平衡電源条件においても実験を行った。その他の電気的特性は表 2 と同様である。出力電流の周波数指令値を 30 Hz とし,負荷 1.0 kW における電源電圧,各相入力電流,各相出力電流波形の実験結果を図 12 に示す。(a)はそれらの波形,(b),(c),(d)は各相入力電流の FFT 解析結果である。

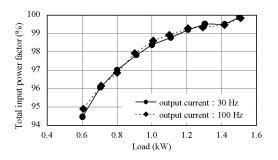


図9 総合入力力率

Fig. 9. Total input power factor.

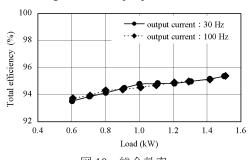


図 10 総合効率

Fig. 10. Total efficiency.

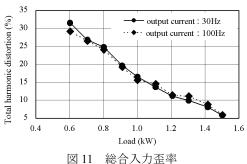
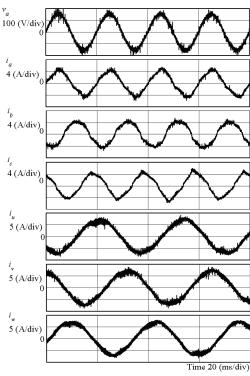


Fig. 11. Total harmonic distortion of input current.

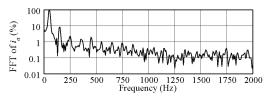
本方式では瞬時有効電力,瞬時無効電力の制御を行っているため,不平衡電源下において特別な補償を付加することなく,基本波入力力率を1に保ちながら,低歪な出力電流波形を出力することができる。そのため,結果的に入力電流に3次高調波が突出して含まれることを周波数スペクトル解析により確認した。

〈4・3〉 過渡応答特性 電気的特性は表 2 と同様とし、出力電流周波数指令値を 30 Hz として実験を行った。図 13 に出力電流指令値を $11.5 \rightarrow 8.5 \rightarrow 11.5$ A とステップ的に変化させたときの電源電圧、電源電流、出力電力指令値、電流指令値、出力電流の波形を示す。出力電流指令値に対して約 5 ms で速やかに追従し、安定な制御が達成されていることがわかる。図 14 は負荷を $1.5 \rightarrow 1.0 \rightarrow 1.5$ kW と急変させたときの電源電圧、電源電流、出力電力指令値、出力電流の波形を示す。負荷のステップ的な変動に対しても出力電流が一定に制御できていることがわかる。



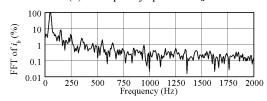
(a) 電源電圧, 各相入力電流, 出力電流波形

(a) Input voltage, currents and output currents.



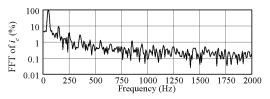
(b) a相入力電流の周波数スペクトル

(b) Frequency spectra of i_a .



(c) b相入力電流の周波数スペクトル

(c) Frequency spectra of i_b .



(d) c 相入力電流の周波数スペクトル

(d) Frequency spectra of i_c .

図 12 不平衡電源における実験結果

Fig. 12. Experimental result under unbalanced power source condition.

以上のように、試作機における出力電流指令値に対する 目標値応答や負荷のステップ変化に対する外乱応答では、 極めて高速かつ安定な過渡特性を確認することができた。

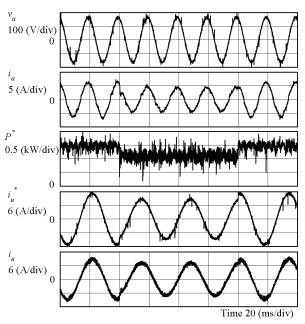


図13 出力電流ステップ応答

Fig. 13. Output current step response.

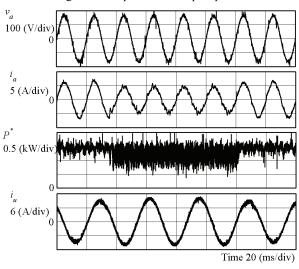


図 14 負荷外乱応答

Fig. 14. Disturbance step response.

5. まとめ

本稿では、マトリックスコンバータに直接電力制御法を適用した新手法について論じた。さらに、その制御アルゴリズムに基づいて構築したシステムの有効性を計算機シミュレーションおよび実験により検証した。これらの結果より、無効電力を 0 var に制御することで、結果的に入力電流は電源電圧と同相となり力率 1 制御を達成し、出力電流の周波数制御においても所望の出力特性を得た。

試作機を用いた実験検証では、出力電流 30 Hz において最大総合入力力率 99.9 %, 最大総合効率 95.4 %, 入力電流の全高調波歪率は負荷 1.5 kW において 5.9 %を確認した。また、出力電流を 100 Hz に制御した場合も 30 Hz の場合とほぼ同等の特性が得られた。さらに本稿では、不平衡電源に

おける運転特性を検証した。本方式は瞬時電力の一定制御を行っているため、不平衡電源において特別な補償を付加することなく、基本波入力力率 1 制御と同時に低歪な出力電流波形を出力することができる。また、出力電流指令値に対する目標値応答や負荷のステップ変化に対する外乱応答では、極めて高速かつ安定な過渡特性を確認することができた。以上より、マトリックスコンバータに直接電力制御法を適用したシステムの妥当性、有効性を確認できた。

文 献

- (1) R. Itoh and I. Takahashi: "Decoupling control of input and reactive power of the matrix converter", *IEEJ*, *SPI-01-121* (2002) (in Japanese) 伊藤・高橋:「マトリックスコンバータにおける入出力無効電力の非干渉制御法」半導体電力変換研究会資料, SPC-01-121 (2002)
- (2) P. W. Wheeler, J. Rodrigues, J. C. Clare, L. Empringham, and A. Weinstein, "Matrix Converters: A Technology Review", *IEEE Trans. on Ind. Elec.*, vol. 49, no. 2, 2002, p.p. 276-288.
- (3) J. Itoh, I. Sato, H. Ohguchi, K. Sato, A. Odaka and N. Eguchi: "A Control Method for the Matrix Converter Based on Virtual AC/DC/AC Converter Using Carrier Comparison Method", *Trans. IEEJ*, vol.124-D, no.5, pp.457-463 (2004) (in Japanese) 伊東・佐藤・大口・佐藤・小高・江口:「キャリア変調方式を用いた 仮想 AC/DC/AC 変換方式によるマトリックスコンバータの制御法」 電学論 D, 124巻, 5号, p.p. 457-463 (2004)
- (4) T. Noguchi, A. Sato and D. Takeuchi: "Minimization of Smoothing Capacitor and Operation Characteristics under Unbalanced Power Source of Direct-Power-Controlled PWM Rectifier", *Trans. IEEJ*, vol.126-D, no.2, pp.103-108 (2006) (in Japanese)野口・佐藤・竹内:「直接電力制御形 PWM 整流器の平滑コンデンサ小容量化と不平衡電源における運転特性」電学論 D, 126巻, 2号, p.p. 103-10 (2006)
- (5) T. Ohnishi, and Y. Minamoto, "Three Phase Current Fed Type PWM Converter by Direct control of Instantaneous Current Vector", IEEJ Trans. Ind. App., vol. 115-D, no. 8, p.p.948-990 (1995). 大西徳生・皆本佳計:「瞬時電流ベクトル直接制御方式三相電流形 PWM コンバータ」,電学論 D, 115 巻, 8 号, p.p. 948-990 (1995)
- (6) K. Toyama, O. Mizuno, T. Takeshita, and N. Matsui, "Suppression for Transient Oscillation of Input Voltage and Current-Source Three-Phase AC/DC PWM Converter", *IEEJ Trans. Ind. App.*, vol. 117-D, no. 4, p.p.420-426 (1997). 外山浩司・水野 修・竹下隆晴・松井信行:「電流形三相 PWM コンバータにおける入力電圧・電流の過渡振動抑制」, 電学論 D, 117 巻, 4 号, p.p. 420-426 (1997)
- (7) Y. Sato, T. Kataoka, "An Investigation of Waveform Distortion and Transient Oscillation of Input Current in Current Type PWM Rectifiers", *IEEJ Trans. Ind. App.*, vol. 114-D, no. 12, p.p.1249-1256 (1994). 佐藤之彦・片岡昭雄:「電流形 PWM 整流回路における入力電流ひずみと過渡振動に関する一考察」、電学論 D, 114 巻, 12 号, p.p.1249-1256 (1994)
- (8) D. Takeuchi, A. Sato and T. Noguchi: "New control Strategy of Matrix Converter Based on Direct Power Control", *Proc. of the 2004 Japan Ind. Appl. Soc. Conf.*, vol.1, pp.309-312 (2004) (in Japanese) 竹内・佐藤・野口:「直接電力制御法を適用したマトリクスコンバータの新制御法」H16 年電気学会産業応用部門大会産, vol. 1, p.p. 309-312 (2004)